

제 품 표 준

(LTF460HQ02-A** 제품 표준)

VER 0.1

LCD 사업부
개발2팀
개발3그룹

항번	개정전(From)	개정후(To)
V00	최초제정	-
V01	T5 1 = 1s	T5 = 1.5s

목 차

1. 목적	4
2. 적용 범위	4
3. 일반 개요	4
3-1 개요	4
3-2 특징	4
3-3 응용 분야	4
3-4 일반 사양	4
4. 기구 사양	5
5. 절대 최대 정격	5
5-1 환경 사양 절대 정격	5
5-2 전기적 사양 절대 정격	6
5-2-1 TFT LCD MODULE 절대 정격	6
5-2-2 BACK-LIGHT UNIT 절대 정격	6
6. 광학 특성	7
6-1 측정 환경	7
6-2 측정 장비	7
6-3 구동 조건	7
6-4 광학 특성	8~13
7. 전기적 특성	13
7-1 TFT LCD 모듈	13
7-2 Balance Board	15
7-2-1 Recommended Operation Condition	15
7-2-2 Feedback I/O Specification	15
7.3 Back Light Unit	16
7-3-1 Specification for Customer	16
7-3-2 Internal Specification	16
8. Block Diagram	17
8-1 Input Circuit 등가 회로	17
8-2 Back Light	18
9. Input Terminal Pin Assignment	19
9-1 TFT MODULE (Interface & Power)	19
9-2 Balance Board	20
9-2-1 Balance I/O Pin Configuration	20
9-3 입력 신호와 표시 색상과의 관계	21
10. Interface Timing	22
10-1 Time Parameter	22
10-2 Interface Signal 의 Timing Diagram	23
10-3 LVDS Interface	24
10-4 전원 ON/OFF 순서	25
11. 신뢰성 수명 시험 조건	26
12. PACKING	27
12-1 Carton	27
12-2 Packing Specification	27
13. Marking & Others	28
14. General Precautions	29~30
15. 환경 유해 물질 관리 기준	31~34

1. 목적

제품 정보를 정의하고 개발제품 Target을 설정하며, 이를 부서간에 공유하기 위함.

2. 적용범위

TFT LCD LTF460HQ02-A**

3. 일반개요

3.1 개요

LTF460HQ02는 비정질 실리콘(Amorphous Silicon) 박막 트랜지스터(TFT; Thin Film Transistor)를 스위칭 소자로 사용한 컬러 능동 행렬(Color active matrix) 방식의 TFT 액정 표시소자(LCD;Liquid Crystal Display) Module이다. Module은 Panel, 구동 회로부와 Backlight부로 구성되며, Interface방법은 Digital 영상정보를 직렬로 고속 전송하는 방식의 일종인 LVDS방식을 채용하였다. 본 제품은 1,920 * 1080(16:9) 화소를 포함하고, 16.7M의 색상을 지원한다.

그리고 독자 기술인 SPVA Mode 기술을 적용하여 시야각은 상하좌우 89° 이상을 제공하는 광시야각 제품이다.

3.2 특징

- ① High Contrast Ratio & High aperture structure
- ② 고속 응답 특성(DCC 적용 회로 채용)
- ③ FHD (1,920 * 1080 화소) 지원 (16:9)
- ④ SPVA (Super Patterned Vertical Align) Mode 광시야각($\pm 178^\circ$)
- ⑤ Sync Format : DE(Data Enable) Mode 지원, H/V-sync 지원 불가
- ⑥ 2CH-LVDS 직렬 인터페이스(2 * 1 pixel/ clock)

3.3 응용분야

- ① Home-alone Multimedia TFT-LCD TV
- ② High Definition TV Ready (HD TV Ready)
- ③ AV 제품의 화상 표시 단말기

3.4 일반사양

항 목	사 양	단 위	비 고
유효표시면적	1018.08(H) x 572.67(V)	mm	
구동소자	a-Si TFT Active matrix		
표현가능색 수	16.7M (8 Bits-True)	color	16,777,216
화소수	1,920 × 1080	pixel	16:09
화소 배열	RGB Vertical Stripe		
화소크기	0.12125 (H) × 0.36375 (V)	mm	
표시모드	Normally Black		
표면처리	반사율 1.0%, 연필경도 2H(하중 500g)		COP

4. 기구사양

Item		Min.	Typ.	Max.	Note
Module size	Horizontal(H)	1055.5	1056.5	1057.5	mm
	Vertical(V)	609.8	610.8	611.8	mm
	Depth(D)	18.9	19.9	20.9	mm
Weight (With Inverter)		-	11.0	11.5	Kg

5. 절대 최대 정격

5.1 환경 사양 절대 정격

Item	Symbol	Min.	Max.	Unit	Note	
Storage temperature	T _{STG}	-20	65	°C	(1)	
Operating temperature (Ambient temperature)	T _{OPR}	0	50	°C	(1)	
Shock (non - operating)	Snop	x, y 축	-	40	G	(2),(4)
		z 축	-	30		
Vibration (Non - operating)	V _{nop}	-	1.5	G	(3),(4)	

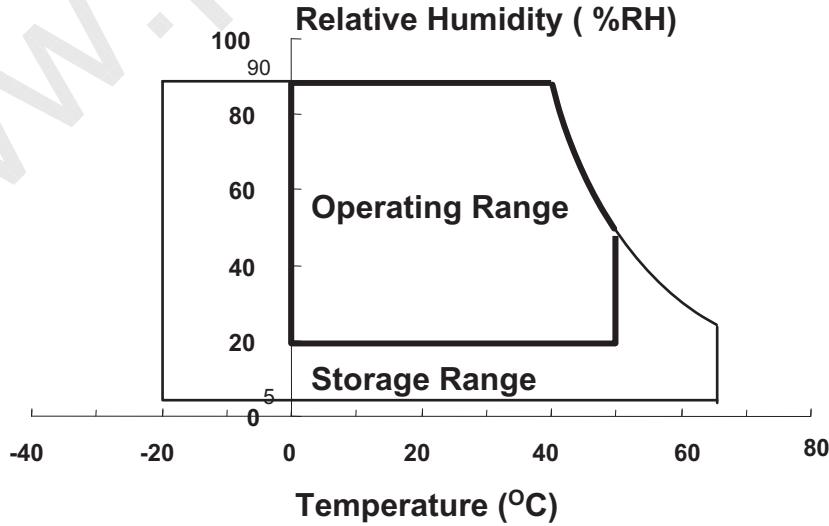
NOTE (1) 온도와 상대습도 관계는 아래 그림에 따른다.

(최대습구 온도는 39°C임 <40°C에서 93.8%RH에 해당>)

NOTE (2) 11ms, sine wave, 1 time for ±X, ±Y, ±Z axis

NOTE (3) 10~300 Hz, Sweep rate 10min, 30min for X,Y,Z axis

NOTE (4) 진동 및 충격 Test시 모듈을 고정하는 치구는 모듈이 치구에 의해 트위스트 되거나 Bent되지 않도록 충분히 견고해야 한다.



5.2 전기적 사양 절대 정격

5.2.1 TFT LCD MODULE 절대 정격

(V_{DD} = 12 V)

ITEM	SYMBOL	MIN.	MAX.	UNIT	NOTE
Power Supply Voltage/ Display	V _{DD}	10.8	13.2	V	(1)

NOTE(1) 동작온도 범위안에서.

5.2.2 BACK-LIGHT UNIT 절대정격

(Ta:25±2 °C)

항 목	기호	최대정격	단위	비고
Operating temperature range	Top	-20 ~ +70	°C	
Storage temperature range	T _{stg}	-30 ~ +70	°C	
Junction Temperature	T _j	110	°C	
Forward current	I _f	0.16	A	Continuous operation @String (1 String/PCB)
Forward Voltage	V _f	112	V	Continuous operation @ String (64 LEDs / 2String)
Thermal resistance, Junction to PCB	R _{th,JS}	<40K/W	K/W	

6. 광학 특성

6.1 측정 환경

- 환경 조건

온도 : $25^{\circ}\text{C} \pm 2^{\circ}\text{C}$ / 습도 : 25%~85% RH / 압력 : 86kPa~106kPa / 암실 : 1Lux이하 /

무풍(직접적인 바람 제거) / 무진동

- Warm-Up Time : ① 최소 60분 이상

② 주기적(약 15초 간격)으로 center 휘도를 측정하여 10분전 휘도 와
현재 휘도 차이의 비가 0.5%이하가 되는 최초 시점

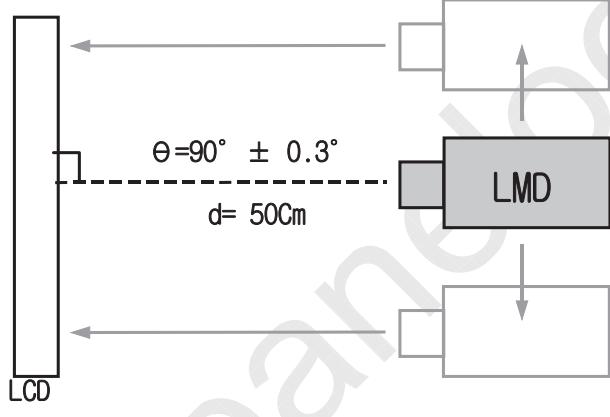
$$T_{\text{warm-up}} = (| \text{Lum}_{t-10} - \text{Lum}_{\text{now}} | / \text{Lum}_{\text{now}}) \times 100 < 0.5 \text{ 가 되는 시간}$$

where, Lum_{t-10} 는 10분전 휘도, Lum_{now} 는 현재 휘도

6.2 측정 장비(LMD : Light Measurement Device)

- 종류 : BM-5A(TOPCON社), BM-7(TOPCON社), PR-650(Photo Reserch社)

- 측정 거리 및 방향 :



LMD	Field
BM-5A	2°
BM-7	$2^{\circ}/ 1^{\circ}$
PR-650	1°
SR-3	1°

6.3 구동 조건

- TFT LCD Module : $\text{VDD} = 12.0 \text{ V}$, $f_V = 60 \text{ Hz}$, $f_{\text{DCLK}} = 148.5 \text{ MHz}$

- BACK-LIGHT UNIT : Total Lamp Current = 105mA / Duty 100%

6.4 광학 특성

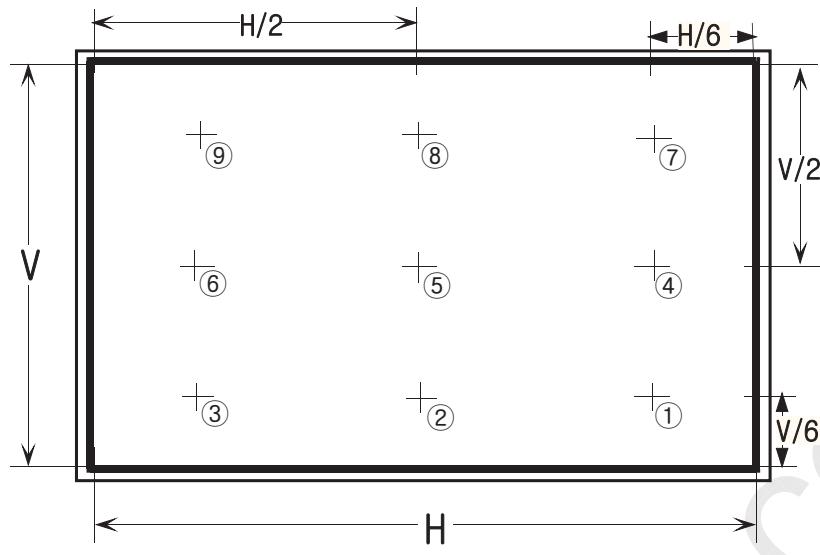
ITEM		SYMBOL	MIN.	TYP.	MAX.	UNIT	LMD	NOTE		
Luminance of White (center)		Y _{L,Avg}	400	450	-	cd/m ²	SR-3	(1)		
Contrast Ratio (center)		CR	4500	6000	-	-				
Brightness Uniformity (9point or 13Point)		Buni	-	-	25	%				
Color Chromaticity (CIE 1931)	Red	R _x	typ.	0.640	typ.	-	SR-3	Center Point		
		R _y		0.330						
	Green	G _x		0.290						
		G _y		0.640						
	Blue	B _x		0.150	+0.025	-				
		B _y		0.060						
	White	W _x	-0.025	0.280						
		W _y		0.290						
Color Gamut		-	75	80	-	%				
Color Temperature		CCT	7,000	10,000	13,000	K				
Viewing Angle (CR≥10)	Hor.	θ _L	79	89	-	Degrees	EZ	(2)		
		θ _R	79	89	-					
	Ver.	θ _H	79	89	-					
		θ _L	79	89	-					
Crosstalk		DSHA	101~255	-	-	%	BM-7	(3)		
			20~100	-	-					
			0 ~ 19	-	-					
Flicker		F	-	15	25	-	BM-7	(4)*		
GAMMA			1.9	2.2	2.5			PI 기재 불가		
Response time	G to G 평균	-	-	4	12	ms		(5)		

※ White 25Gray (256Gray 기준) W_x, W_y 색좌표 관리 기준 (계측기 Minolta CA-210, 모듈 1Hr Aging 기준)

1. White 25Gray Pattern 기준 W_y 색좌표 0.305 이하로 관리
2. W_y 색좌표가 W_x 색좌표보다 높을 것

NOTE (1)

▶ 측정위치 : 판넬상 측정위치는 Active Area내 9개 점으로 한다.(하기의 그림 참조)



① WHITE 평균 휘도의 정의 (Y_L)

: 측정위치 중앙 Point⑤에서 WHITE 휘도(Y_L)

② 대비비(C/R : Contrast Ratio)

: 측정위치 중앙 Point⑤에서 WHITE(G_{MAX}) 휘도와 BLACK(G_{MIN}) 휘도의 비로 정의.

$$CR = \frac{G_{MAX}(5)}{G_{MIN}(5)}$$

여기서, () 안의 수는 측정 Point 임.

③ Brightness Uniformity(Buni)

: Panel 全面 WHITE 일때 9개(13개) point의 휘도를 측정하여 아래식과 같이 정의.

$$Buni = \frac{B_{max} - B_{min}}{B_{max}} \times 100$$

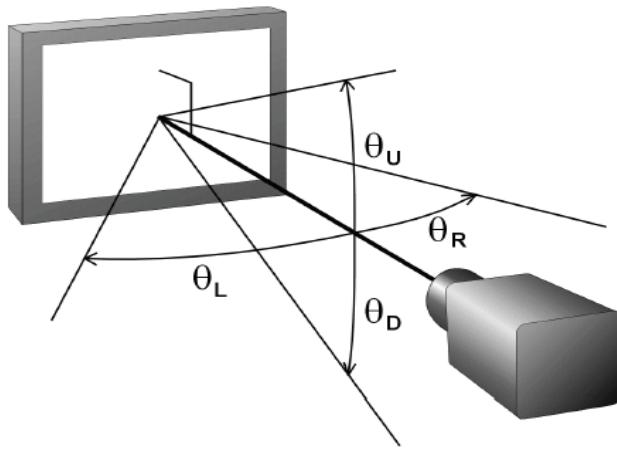
where, B_{max} = Maximum Brightness

B_{min} = Minimum Brightness

④ 권장 Dimming 전압 범위 : 3.3V(휘도 500cd/m² 조건)

NOTE (2)

- ▶ 시야각(Viewing angle)의 정의 : C/R이 100이상되는 시각의 범위

**NOTE (3)**

- ▶ 상호 혼선(Crosstalk;Cross modulation)의 정의(D_{SHA}) : 화소간의 신호간섭에 의하여 대비비가 저하되는 현상.

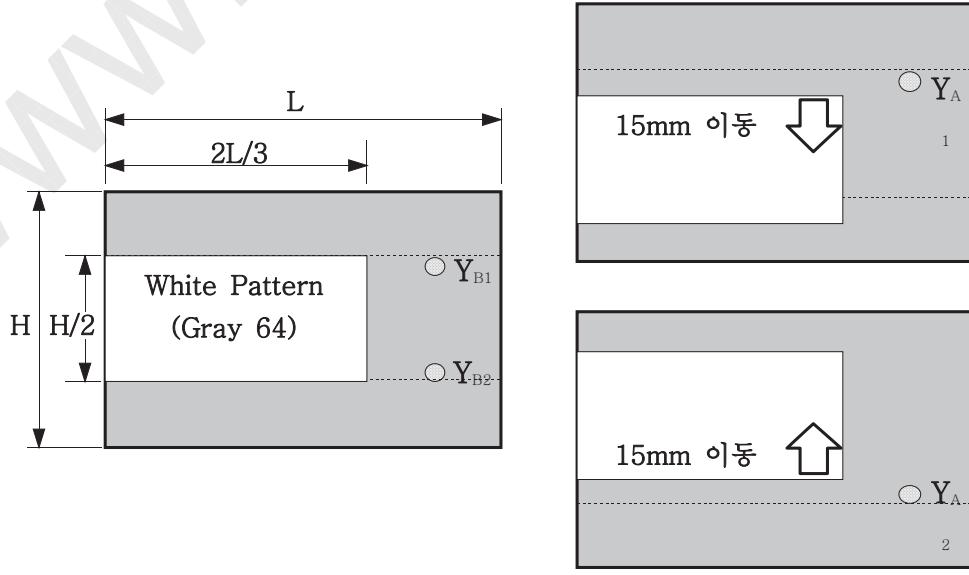
$$\text{Crosstalk Modulation Ratio}(D_{SHA}) = \frac{|Y_{normal} - Y_{abnormal}|}{Y_{normal}} \times 100 (\%)$$

- * White Box 이외의 back ground pattern은 Gray1~Gray64 까지 4Gray 간격으로 측정
- * Horizontal Crosstalk 과 Vertical Crosstalk을 모두 측정
- * 측정 결과중 가장 큰값을 Crosstalk라고 정의

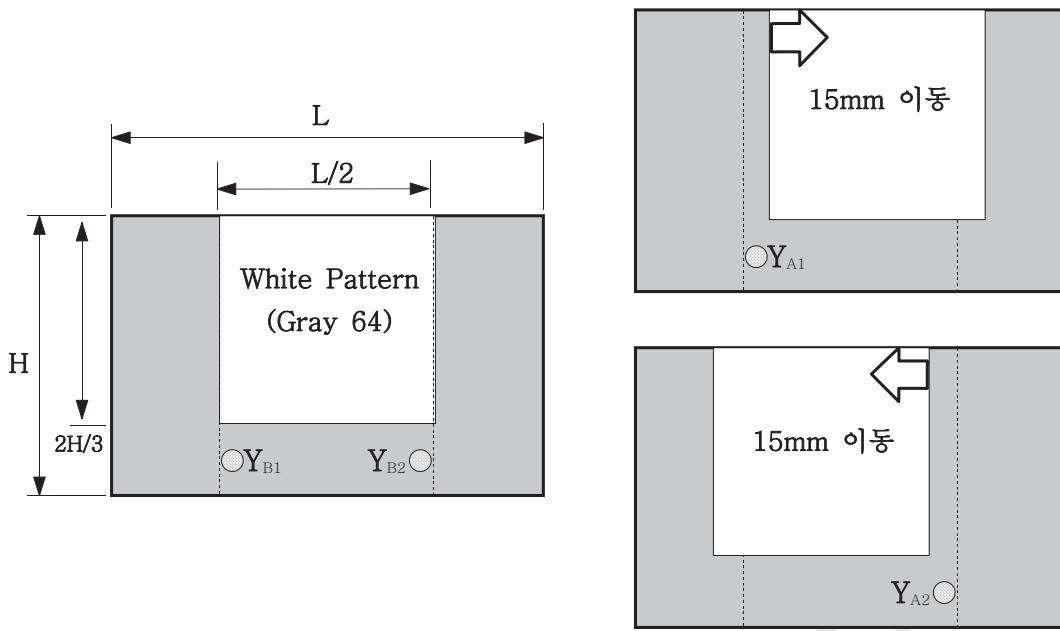
참고 : Normally White mode시 Box는 Black(G_{min}) /Normally Black mode시 Box는 white(G_{max})

- * Crosstalk 측정 Pattern 및 Point

Horizontal Crosstalk



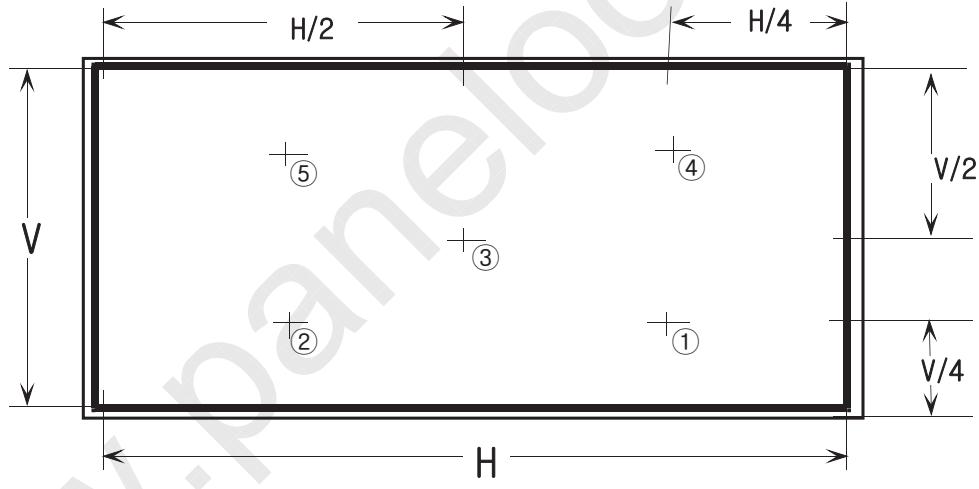
Vertical Crosstalk



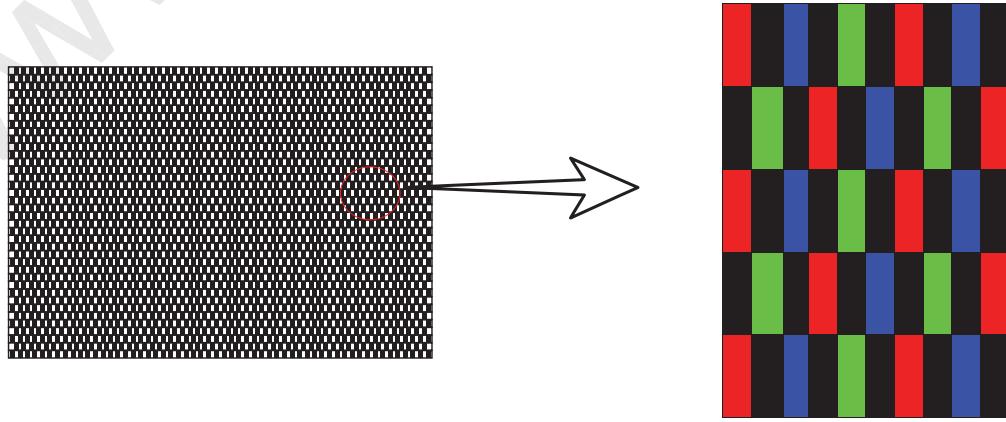
NOTE (4)

▶ 화면의 번쩍 거림(Flicker)의 정의 : LCD Panel의 화면이 깜박거리는 현상.

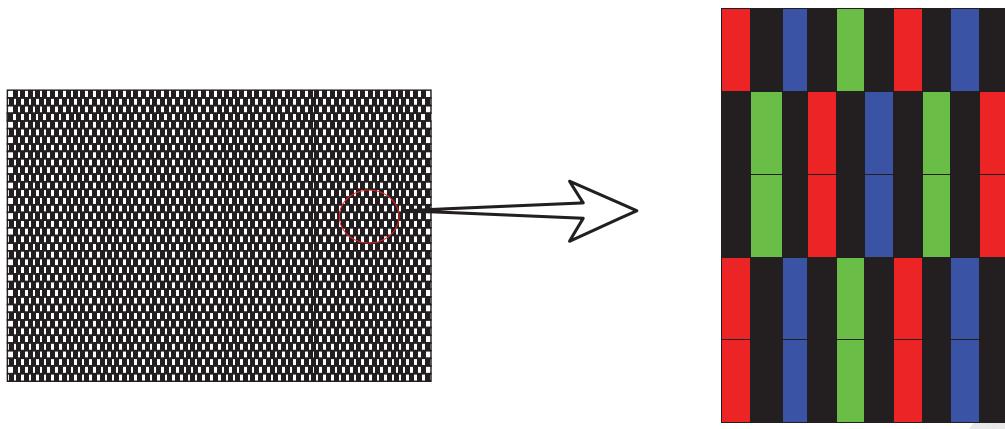
- ① 계산식은 Flicker 측정표준에 준함.
- ② 측정위치



③ Flicker 측정 Pattern :



Dot Inversion 구동일 경우

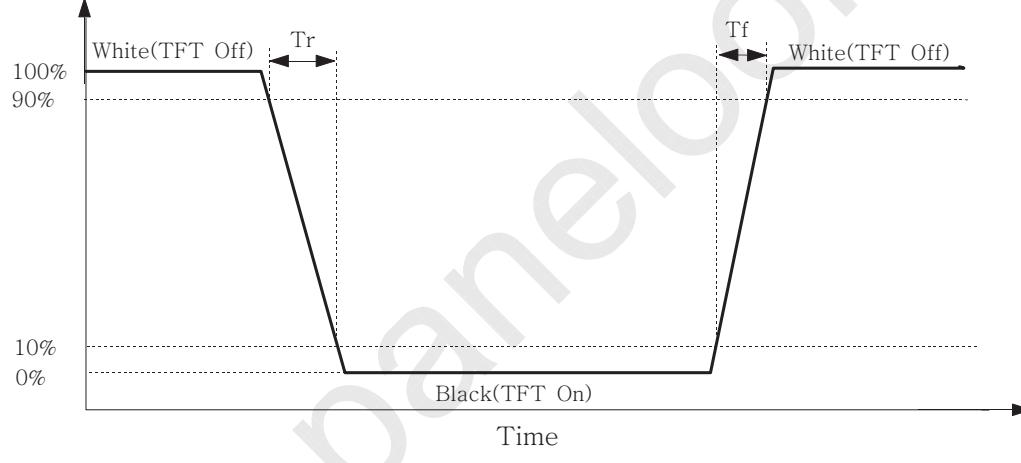


2 Dot Inversion 구동일 경우

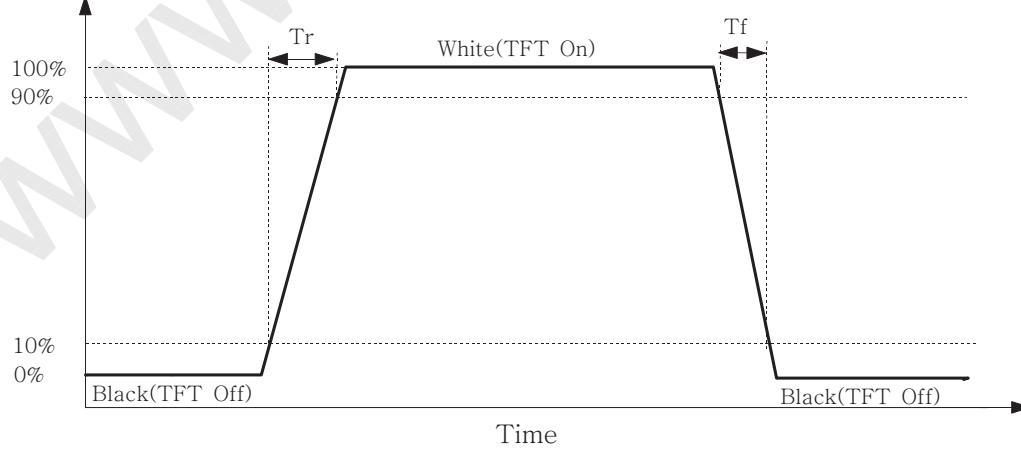
NOTE (5)

- ▶ 응답시간(Response time)의 정의: 화면이 어두워 질 때와 밝아질 때에 투과율이 10%와 90%사이로 변화하는 시간의 합

① Normally White mode일 경우



② Normally Black mode일 경우



- ③ 응답속도 8ms는 전 gray to gray의 평균치를 의미 함.

7. 전기적 특성

7.1 TFT LCD 모듈

ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Power Supply Voltage	V _{DD}	10.8	12	13.2	V	(1)
Interface Type	LVDS		Tcon 내장형			
Power Consumption	(a) Black	-	1640	1900	mA	(2),(3), (5)
	(b) White	-	1650	1910	mA	
	(c) N-pattern	-	1700	1980	mA	
Vsync Frequency	f _V	-	60	-	Hz	
Hsync Frequency	f _H	-	67.5	-	kHz	
Main Frequency	f _{DCLK}	-	148.5	-	MHz	
Rush Current	I _{RUSH}	-	-	8	A	(4)

NOTE(1) 디스플레이 데이터 및 타이밍 신호용 콘넥터는 연결되어 있을 것(V_{SS} = 0V)

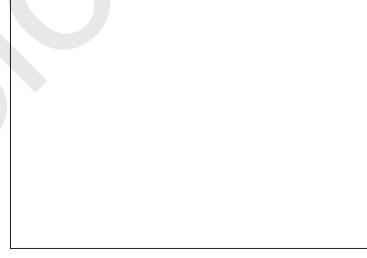
(2) f_V = 60 Hz, f_{DCLK} = 148.5 MHz, V_{DD} = 12.0V, V_{CC} = 12.0V, DC current

(3) 소비전력 체크 패턴

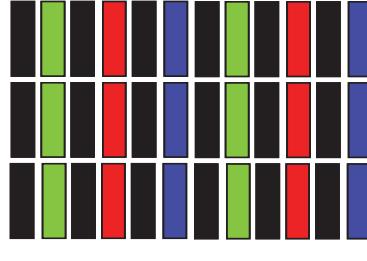
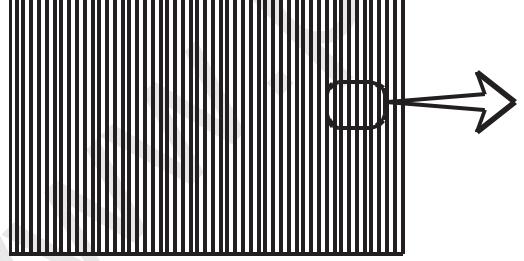
(a) Black 패턴



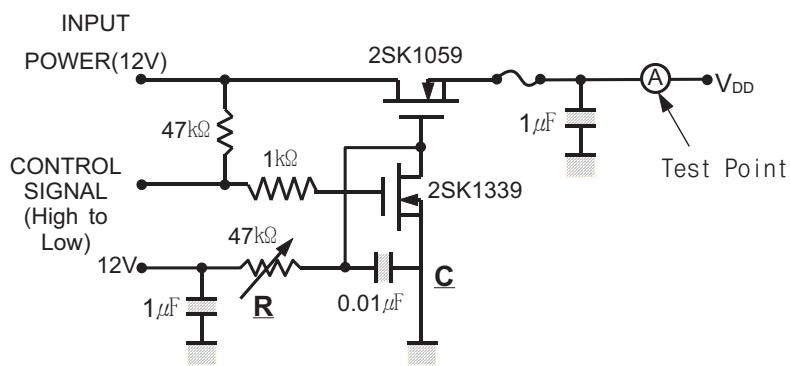
(b) White 패턴



(c) N-패턴



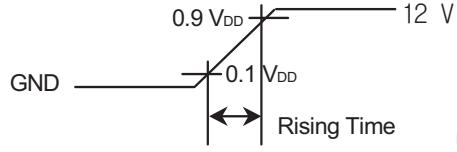
(4) 측정조건 (12V 구동, rising time = 470μs)



Note : Control Signal : High(+12 V) -->Low(Ground)

All Signal lines to panel except for power 12V : Ground

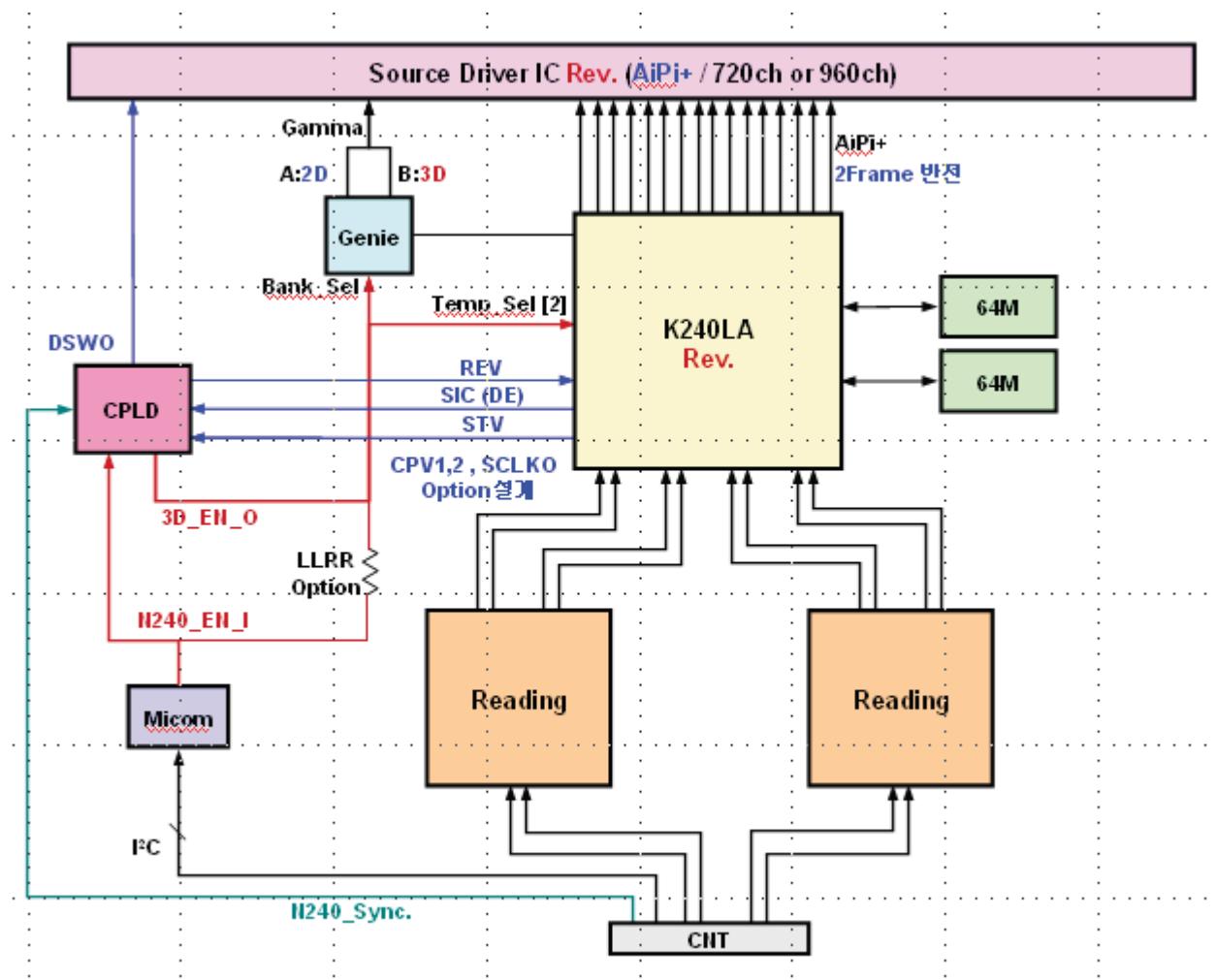
The rising time of supplied voltage is controlled to 470us by R and C value.



(5) Inverter의 소비전류는 포함하지 않은 상태임.

8. 블럭 다이어그램(Block Diagram)

8.1 Input circuit 등가회로



9. 입력단 신호 순서 (Input Terminal Pin Assignment)

9.1 TFT LCD 모듈 (Interface signal & power)

connector : 82pin

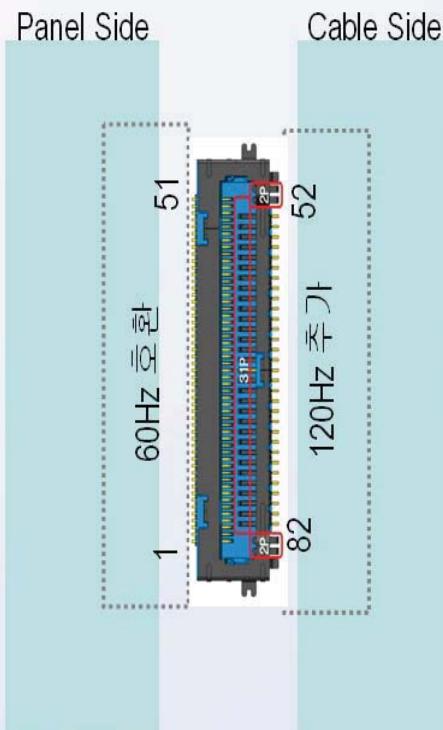
Panel Pin Map

Pin Number	Signal	Pin Number	Signal
1	Panel_VCC	27	Ch3[1]-
2	Panel_VCC	28	Ch3[1]+
3	Panel_VCC	29	Ch3[2]-
4	Panel_VCC	30	Ch3[2]+
5	Panel_VCC	31	GND
6	N.C.	32	Ch3CLK-
7	GND	33	Ch3CLK+
8	GND	34	GND
9	GND	35	Ch3[3]-
10	Ch1[0]-	36	Ch3[3]+
11	Ch1[0]+	37	Ch3[4]-
12	Ch1[1]-	38	Ch3[4]+
13	Ch1[1]+	39	GND
14	Ch1[2]-	40	SCL_(for TCON)
15	Ch1[2]+	41	NC
16	GND	42	NC
17	Ch1CLK-	43	WP(EEPROM)
18	Ch1CLK+	44	SDA_(for TCON)
19	GND	45	LVDS_SEL
20	Ch1[3]-	46	NC
21	Ch1[3]+	47	NC
22	Ch1[4]-	48	NC
23	Ch1[4]+	49	NC
24	GND	50	NC
25	Ch3[0]-	51	N.C(HVS for LCD)
26	Ch3[0]+		

(51pin)

Pin Number	Signal
82	GND
81	Ch2[0]-
80	Ch2[0]+
79	Ch2[1]-
78	Ch2[1]+
77	Ch2[2]-
76	Ch2[2]+
75	GND
74	Ch2CLK-
73	Ch2CLK+
72	GND
71	Ch2[3]-
70	Ch2[3]+
69	Ch2[4]-
68	Ch2[4]+
67	GND
66	Ch4[0]-
65	Ch4[0]+
64	Ch4[1]-
63	Ch4[1]+
62	Ch4[2]-
61	Ch4[2]+
60	GND
59	Ch4CLK-
58	Ch4CLK+
57	GND
56	Ch4[3]-
55	Ch4[3]+
54	Ch4[4]-
53	Ch4[4]+
52	GND

(31pin)



11

(NOTE1) NOT CONNECTED : THIS PINS ARE ONLY USED FOR SEC INTERNAL OPERATIONS.

(NOTE2) LVDS SELECTION OPTION : HIGH(3.3V) → Normal , LOW(GND) & Default → Jeida

9.2 입력신호와 표시색상과의 관계

COLOR	DISPLAY	DATA SIGNAL																				GRAY SCALE LEVEL				
		RED							GREEN							BLUE										
		R0	R1	R2	R3	R4	R5	R6	R7	G0	G1	G2	G3	G4	G5	G6	G7	B0	B1	B2	B3	B4	B5	B6	B7	
BASIC COLOR	BLACK	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	-
	BLUE	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	-
	GREEN	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	-
	CYAN	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	-
	RED	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	-
	MAGENTA	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	-
	YELLOW	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	-
	WHITE	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	-
GRAY SCALE OF RED	BLACK	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R0
	DARK ↑	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R1
	↓ LIGHT	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R2
	↓	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	R3~R252	
	RED	1	0	1	1	1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R253
	BLACK	0	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R254
	RED	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	R255
GRAY SCALE OF GREEN	BLACK	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	G0
	DARK ↑	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	G1
	↓ LIGHT	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	G2
	↓	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	G3~G252	
	GREEN	0	0	0	0	0	0	0	0	1	0	1	1	1	1	1	1	0	0	0	0	0	0	0	0	G253
	BLACK	0	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	G254
	GREEN	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	G255
GRAY SCALE OF BLUE	BLACK	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	B0
	DARK ↑	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	B1
	↓ LIGHT	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	B2
	↓	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	B3~B252	
	BLUE	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	1	1	1	1	1	B253
	BLACK	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1	1	1	1	1	B254
	BLUE	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	B255

NOTE

(1) Gray 정의 :

Rn : 빨강색 Gray, Gn : 녹색 Gray, Bn : 파란색 Gray (n=Gray level)

(2) 입력신호 : 0=Low level voltage, 1=High level voltage

10. 인터페이스 타이밍

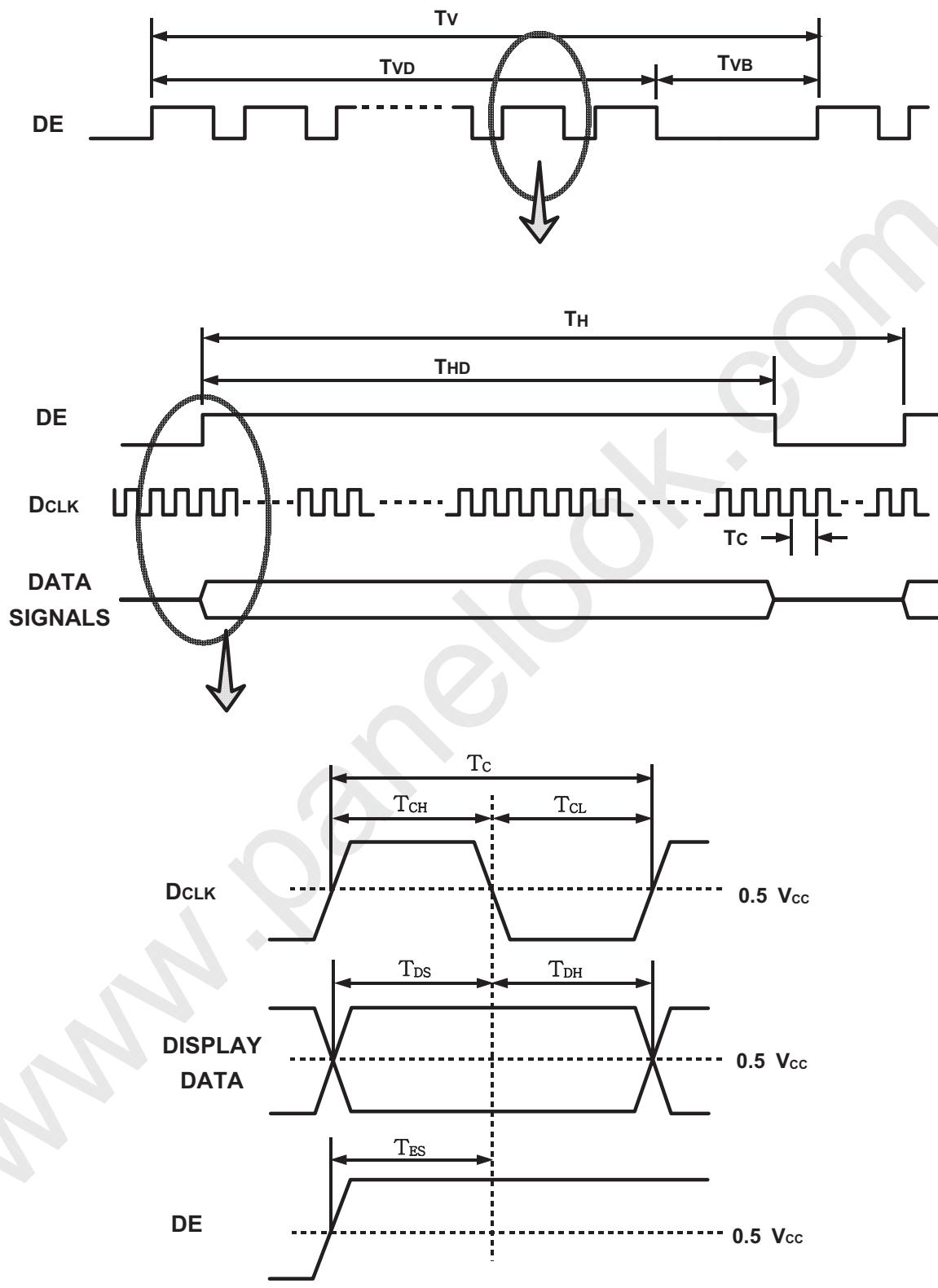
10.1 Time parameter

- FRC CHIP 제외한 K120FA 기준 (DE only mode)

SIGNAL	ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Clock	Frequency	1/Tc	240	297	310	MHz	-
Hsync		Fh	100	135	140	KHz	-
Vsync		Fv	90	120	125	Hz	-
Vertical Active Display Term	Display Period	TVD	-	1080	-	lines	-
	Vertical Total	Tv	1090	1125	1380	lines	-
Horizontal Active Display Term	Display Period	THD	-	1920	-	clocks	-
	Horizontal Total	TH	2090	2200	2350	clocks	-

→ 본 제품은 DE Mode로 동작하며, H-sync와 V-sync신호도 필히 입력되어야 함.

10.2 인터페이스 신호의 타이밍 다이어그램(DE Mode)



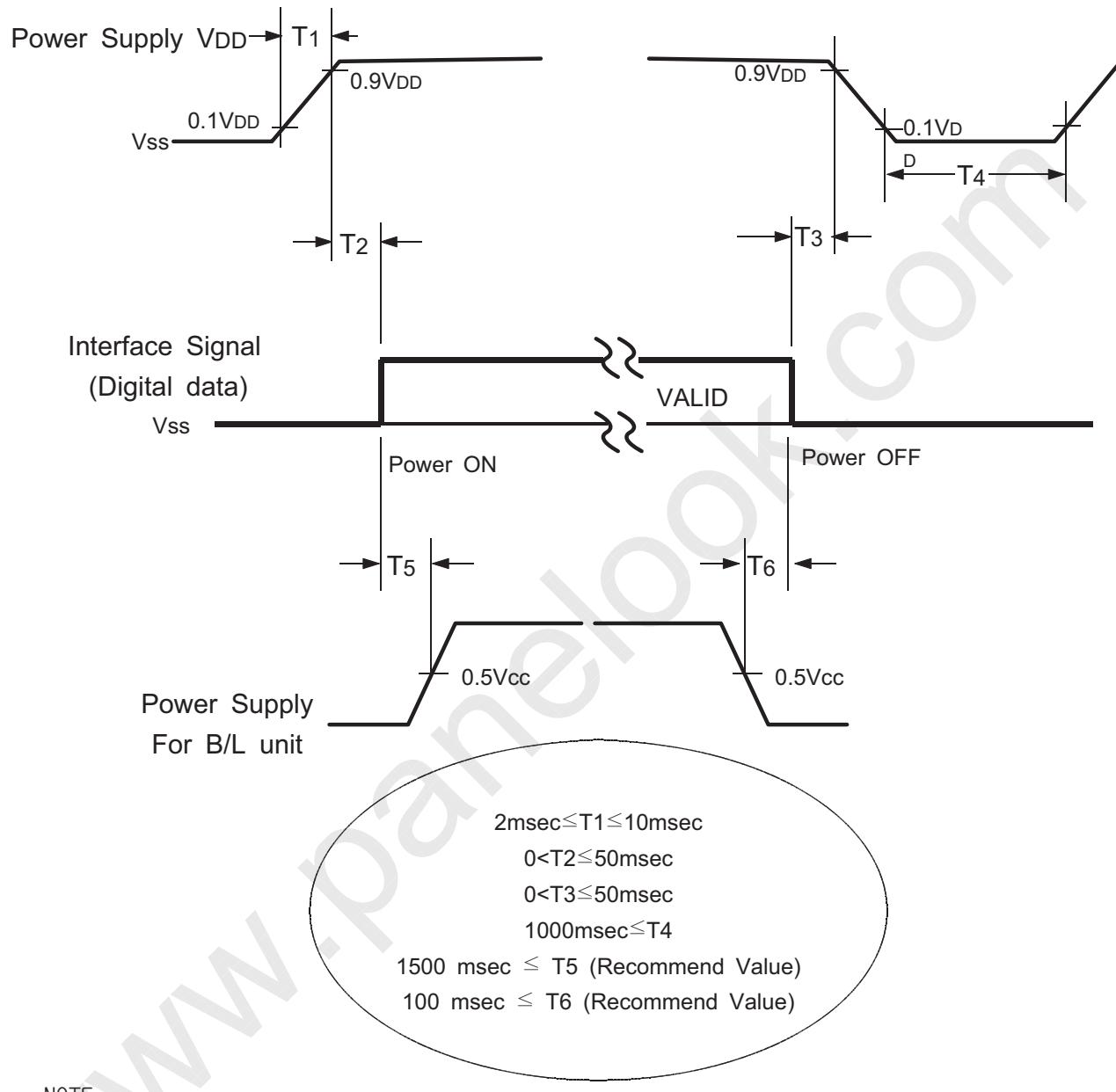
10.3 LVDS Interface

- LVDS Receiver : Tcon내장형
- JEIDA 규격 채용

差動信號	LVDS pin	JEIDA
TxOUT/RxIN0	TxIN/RxOUT0	R4
	TxIN/RxOUT1	R5
	TxIN/RxOUT2	R6
	TxIN/RxOUT3	R7
	TxIN/RxOUT4	R8
	TxIN/RxOUT6	R9
	TxIN/RxOUT7	G4
TxOUT/RxIN1	TxIN/RxOUT8	G5
	TxIN/RxOUT9	G6
	TxIN/RxOUT12	G7
	TxIN/RxOUT13	G8
	TxIN/RxOUT14	G9
	TxIN/RxOUT15	B4
	TxIN/RxOUT18	B5
TxOUT/RxIN2	TxIN/RxOUT19	B6
	TxIN/RxOUT20	B7
	TxIN/RxOUT21	B8
	TxIN/RxOUT22	B9
	TxIN/RxOUT24	HSYNC
	TxIN/RxOUT25	VSYNC
	TxIN/RxOUT26	DEN
TxOUT/RxIN3	TxIN/RxOUT27	R2
	TxIN/RxOUT5	R3
	TxIN/RxOUT10	G2
	TxIN/RxOUT11	G3
	TxIN/RxOUT16	B2
	TxIN/RxOUT17	B3
	TxIN/RxOUT23	RESERVED
TxOUT/RxIN4	TxIN/RxOUT28	R0
	TxIN/RxOUT29	R1
	TxIN/RxOUT30	G0
	TxIN/RxOUT31	G1
	TxIN/RxOUT32	B0
	TxIN/RxOUT33	B1
	TxIN/RxOUT34	RESERVED

10.4 전원 온/오프 순서(Power ON/OFF Sequence)

: Latch-up이나 LCD 모듈의 DC operation을 막기 위해 전원 온/오프 순서는 아래와 같아야 함.



NOTE

- (1) 모듈에 신호를 인가하는 외부장치의 전원은 V_{DD} 와 같아야 한다.
- (2) LCD 동작 범위내에서 램프의 전압을 인가 할 것. LCD가 동작되기 전에 램프를 켜거나 램프를 끄기전에 LCD를 끌 때, 화면에 NOISE가 발생함..
- (3) V_{DD} 가 인가된 후 인터페이스 신호가 들어가지 않는 상태(Interface Signal High Impedance)로 장시간 두지 말 것.
- (4) Power Off후 재 Power On하기 전에 제품이 완전히 방전후 측정.

11. 신뢰성 수명 시험조건

시험 항목	시험 조건	시료수
온도특성	-20 ~ 60°C, 10cycle	4매
HTOL	50°C, 1000HR	8매
LTOL	0°C, 1000HR	4매
RTOL	25°C, 계속 ~	4매
HTS	70°C, 500hr	4매
LTS	-30°C, 500hr	4매
THB	40°C / 95%RH, 500hr	4매
WHTS	60°C / 75%RH, 500hr	4매
T/C	-20 °C ~ 60 °C, 200Cycle	4매
ESD (비구동)	C D M : ±10 kV, 150pF/330 Ω, 9Point, 3회/Point	3매
ESD(구동)	접촉 : ±8 kV, 150pF/330Ω, 200Point, 1회/Point 비접촉 : ±15 kV, 200pF/100Ω, 200Point, 1회/Point	각 3매
POWER ON/OFF	30초(on) / 30초(off) : 12,000 회	4매
진동	10~300Hz/1.5G/10minSR, XYZ, 30min/axis	3매
충격	50G, 11msec, ±XYZ 1time/axis	3매
PALLET 진동	1.05 Grms, Random, Z축 1Hr	1PALLET(22매)
PALLET Drop	밑면 4등 : 20 cm	1PALLET(22매)

HTOL/LTOL : High/Low Temperature Operating Life

THB : Temperature Humidity Bios

HTS/LTS : High/Low Temperature Storage

WHTS : Wet High Temperature Storage

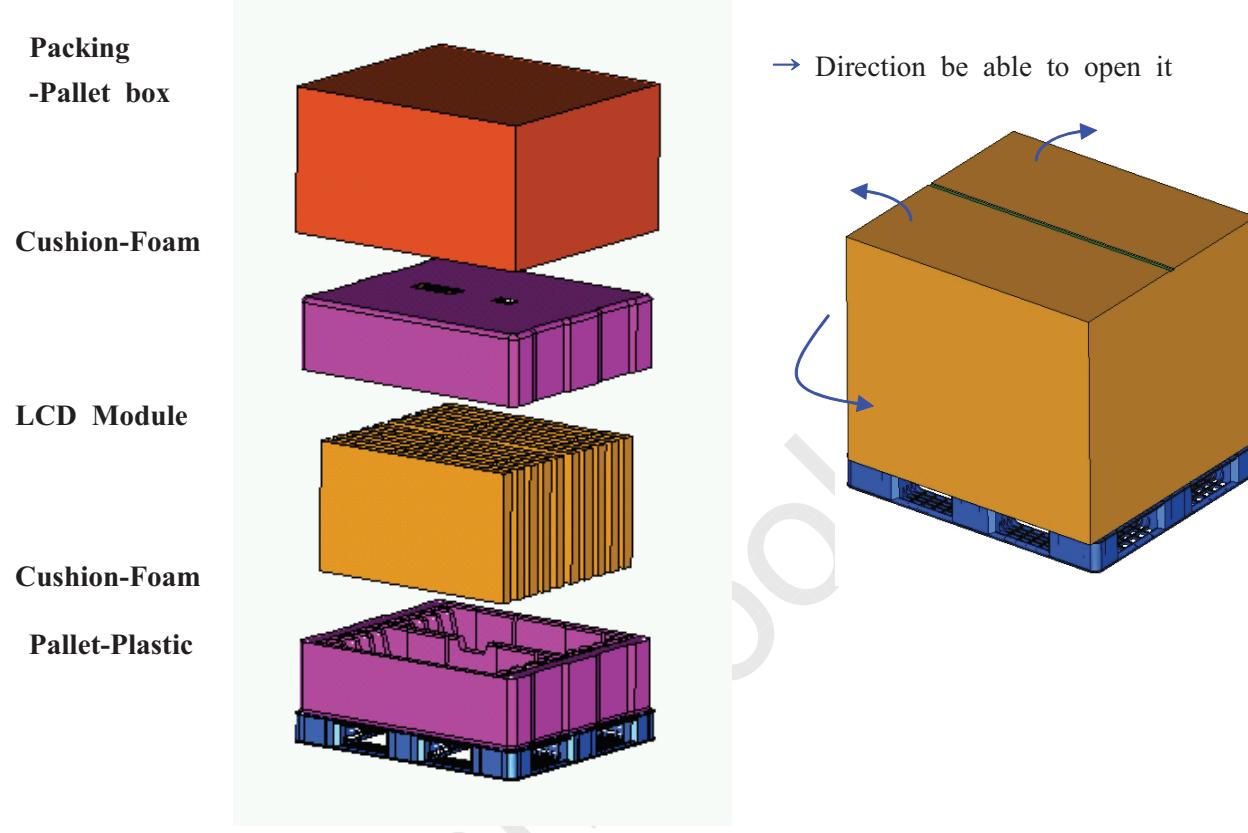
11. PACKING

11.1 Carton

(1) Packing Form

Corrugated fiberboard box and EPS cushion as shock absorber

(2) Packing 方法



11.2. Packing Specification

ITEM	Specification	Remark
LCD Packing	16ea / Box (Packing-Pallet Box)	1. 11 Kg / LCD (10ea) 2. 10 Kg / Cushion-Foam (2ea) 3. 8 Kg / Packing-Pallet Box (1ea) 4. Cushion-Foam Material : EPS 5. Packing-Pallet Box Material : DW4
Pallet-Plastic	1Box / Pallet (PE,W1150,L985,H125, BLUE)	1. Pallet weight = 8.8kg 2. 8 Kg / Pallet
Packing Direction	Vertical	
Pallet size	H x V x height	1270mm(H) x 1150mm(V) x 844mm(height)
Pallet weight	129.7kg	Pallet(8.8kg) + Module(11*16=176Kg) + Cushion(up+bottom=10kg) + Pallet- BOX(8kg)

12. MARKING & OTHERS

A nameplate bearing followed by is affixed to a shipped product at the specified location on each product.

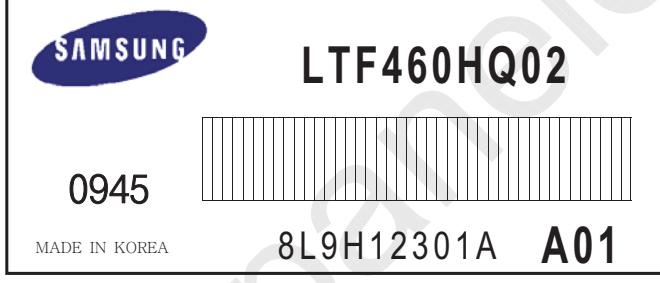
- (1) Parts number : LTF460HQ02-A**
- (2) Revision : One letter
- (3) Control : One letter
- (4) Lot number :

8	L	9	H	123	01	A
1	2	3	4	5	6	7



LTF460HQ02
Checklist

- (5) Nameplate Indication



15. General Precautions

15.1 Handling

- (a) When the module is assembled, It should be attached to the system firmly using every mounting holes. Be careful not to twist and bend the modules.
- (b) Refrain from strong mechanical shock and / or any force to the module. In addition to damage, this may cause improper operation or damage to the module and CCFL back-light.
- (c) Note that polarizers are very fragile and could be easily damaged. Do not press or scratch the surface harder than a HB pencil lead.
- (d) Wipe off water droplets or oil immediately. If you leave the droplets for a long time, Staining and discoloration may occur.
- (e) If the surface of the polarizer is dirty, clean it using some absorbent cotton or soft cloth.
- (f) The desirable cleaners are water, IPA(Isopropyl Alcohol) or Hexane. Do not use Ketone type materials(ex. Acetone), Ethyl alcohol, Toluene, Ethyl acid or Methyl chloride. It might permanent damage to the polarizer due to chemical reaction.
- (g) If the liquid crystal material leaks from the panel, it should be kept away from the eyes or mouth . In case of contact with hands, legs or clothes, it must be washed away thoroughly with soap.
- (h) Protect the module from static , it may cause damage to the CMOS Gate Array IC.
 - (i) Use finger-stalls with soft gloves in order to keep display clean during the incoming inspection and assembly process.
 - (j) Do not disassemble the module.
 - (k) Do not pull or fold the lamp wire.
 - (l) Do not adjust the variable resistor which is located on the module.
 - (m) Protection film for polarizer on the module shall be slowly peeled off just before use so that the electrostatic charge can be minimized.
 - (n) Pins of I/F connector shall not be touched directly with bare hands.

15.2 Storage

- (a) Do not leave the module in high temperature, and high humidity for a long time. It is highly recommended to store the module with temperature from 0 to 35C and relative humidity of less than 70%.
- (b) Do not store the TFT-LCD module in direct sunlight.
- (c) The module shall be stored in a dark place. It is prohibited to apply sunlight or fluorescent light during the store.

15.3 Operation

- (a) Do not connect/disconnect the module in the "Power On" condition.
- (b) Power supply should always be turned on/off by the item 6.3 "Power on/off sequence"
- (c) Module has high frequency circuits. Sufficient suppression to the electromagnetic interference shall be done by system manufacturers. Grounding and shielding methods may be important to minimize the interference.
- (d) The cable between the back-light connector and its inverter power supply shall be a minimized length and be connected directly. The longer cable between the back-light and the inverter may cause lower luminance of lamp(CCFL) and may require higher startup voltage(Vs).

15.4 Others

- (a) Ultra-violet ray filter is necessary for outdoor operation.
- (b) Avoid condensation of water. It may result in improper operation or disconnection of electrode.
- (c) Do not exceed the absolute maximum rating value. (the supply voltage variation, input voltage variation, variation in part contents and environmental temperature, and so on) Otherwise the module may be damaged.
- (d) If the module displays the same pattern continuously for a long period of time, it can be the situation when the image "Sticks" to the screen.
- (e) This module has its circuitry PCB's on the rear side and should be handled carefully in order not to be stressed.

16. 환경 유해물질 관리 기준

16.1 금지물질

아래에 제시하는 물질에 대해서는 부품 및 디바이스 등에 함유되는 일이 있어서는 안된다.

표 16.1 법률에 의해 사용이 금지되어 있는 물질

물질명
Cadmium and cadmium 화합물 ¹
PBB(plybromobiphenyl)군, PBDE (polybrominated biphenyl ethers)군 ²
Polychlorinated biphenyl (PCB) 류
Polychlorinated naphthalene 류
Organic tin 화합물 (Tributyl tin category/Triphenyl tin category)
Asbestos
Azo화합물 (용해 후 표 8.3에 나와 있는 Amine을 생성하는 화합물. 이 화합물은 인체와 지속적으로 접촉하여 생산되는 제품의 부품으로는 사용 금지되어 있다.)

*1: 포장재료에 대해서는 수은, 카드뮴, 6가 크롬, 납의 중금속 불순물 허용농도가 합계 100ppm 미만이 되도록 한다.

*2: 직접 물질을 금지하는 법은 없으나, 독일의 다이옥신 규제를 따르기 위해 금지 물질로 분류된다.

카드뮴의 경우, 아래에 제시하는 부위에 대한 사용에 대해서는 현재 금지되어 있지 않으나, 향후 규제될 것이므로 적극적으로 전폐를 목표로 한다.

표 16.2 규제할 카드뮴 및 기타 화합물의 용도와 전폐 목표

용도	전폐 목표
(a) DC 모터, 스위치, 릴레이, 브레이커 등 신뢰성을 요구하는 모든 기기의 전기 접점	2003년 3월말
(b) 형광표시장치에 함유되는 형광체	
(c) Ni-Cd 전지 (신규로 출시하는 것, 다만 이미 발매 중인 Ni-Cd 전지는 2007년 3월을 전폐목표로 한다.	
(d) 유리 및 유리도료의 안료, 염료	2004년 3월말

아조화합물 중에서 분해에 의해 표 16.3에 제시하는 아민이 발생할 용도의 사용을 금지한다.

표 16.3 아조화합물의 분해에 의해 발생해서는 안되는 아민 일람

CAS No	아민
92-67-1	4-amonodiphenyl
92-87-5	Benzidine
95-69-2	4-chloro-o-toluidine
91-59-8	2-naphthylamine
97-56-3	o-aminoazotoluene
99-55-8	2-amino-4-nitrotoluene
106-47-8	p-chloroaniline
615-05-4	2,4-diaminoanisole
101-77-9	4,4'-diaminodiphenylmethane
91-94-1	3,3'-dichlorobenzidine
119-90-4	3,3'-dimethoxybenzidine
119-93-7	3,3'-dimethylbenzidine
838-88-0	3,3'dimethyl-4,4'-diaminodiphenylmethane
120-71-8	p-cresidine
101-14-4	4,4'-methylene-bis-(2-chloro aniline)
101-80-4	4,4'-oxideaniline
139-65-1	4,4'-thiodianiline
95-53-4	o-toluidine
95-80-7	2,4-toluylenediamine
137-7-7	2,4,5-trimethylaniline
90-04-0	o-anisidine

16.2 완전폐기 물질

다음의 물질은 표 16.5에 표기된 용도를 제외하고 어느 부품이나 장치에 함유되어서는 안 된다.

표 16.4 완전폐기물질

물질명
납 및 납 화합물
수은 및 수은 화합물
6가 크롬 화합물
PVC 및 PVC 혼합물
PBB, PBDE 이외의 유기브롬화합물
염소화 파라핀류 (염소계 난연제/가소제)

아래의 경우에 대해서는 현상황에서 대체기술이 미확립 상태이고, 부품의 기능 및 신뢰성을 확보하는데 있어서 해당부품의 계속사용이 부득이하다고 판단하여 표8.5의 완전폐기 기일까지 완전 폐기하는 것으로 한다.

다만, 대체재료의 기술획립이 가능해진 경우는 기한을 기다리지 않고 사용금지로 한다. 또한 대체기술이 없어 법규제의 규정에 의해 제외 및 예외가 인정된 경우는 기한을 재조정한다.

표 16.5 완전폐기물질에 대한 주요 용도 및 완전폐기 목표

16.3 헬스케어 품질 관리의 중요성

전세파국 등의 틀니즈국에 가즈음 뒷 그 화답을 들을 즈가해시는 인겁니다. 흐지리와 흐지리에게 유탄, 징언과 함께 조제하나, 보수국의 흐임을 고리하의 드

이 편의 진단기법과 출혈방법에 대해서는 BS EN 1129-1 'Plastics - Determination of

이 때의 관자리법, 즉 용해법에 대해서는 BS EN 1122 Plastics Determination of cadmium - Wet decomposition method에 준한다.

국가는 규제금융 헌법상의 규정 준수 규정(AIS)을 표준으로 한다.

	(l) 부품·디바이스의 내부접속용 고용접납땜 (Pb 85wt% 이상 함유하는 주석/납땜) (m) 세라믹 압전소자에 함유된 납화합물 (n) 브라운관, 전자부품, 형광판에 사용되는 유리	예외
수은 / 그 화합물	사용금지 : 아래 (a),(b),(c) 및 (d) 이외의 용도. 예컨대 포장재, 수은전지, 시간계 등 (a) 소형형광등 : 1개당 수은함유량이 5mg 이상인 것. (b) 산화은전지, 알칼리·망간 버튼전지, 공기전지	2004년 3월말
	(c) 소형형광등 : 1개당 수은함유량이 5mg 미만인 것.	
	(d) 소형형광등, 직관형광등 이외의 램프	예외
	사용금지 : 아래 이외의 용도 도금, 안료 등의 성분으로 함유되는 것	2004년 3월말
6가 크롬 화합물	폴리염화비닐을 가지는 모든 부품·디바이스 주요 용도로서 기내배선용 비닐전선, 전원코드, 외부접속코드, 기타 코드 류를 가지는 유니트 등.	2004년 3월말
	다만, 안전규격의 규제를 받는 것에 대해서는 소니측이 확인한 후에 계속 하여 사용하는 경우가 있다.	
PBB/PBDE 이외의 유기 취소화합물	프린트배선판, 외광 등 대형부품. (안전성이 확인된 대체 난연제를 적용할 수 없는 경우, 사용을 인정한다)	2003년 3월말
	상기 이외의 부위 (안전성이 확인된 대체 난연제를 적용할 수 없는 경우, 사용을 인정한다)	2004년 3월말

16.4 방출을 규제하는 물질

표 16.6 방출을 규제하는 물질

물질명	방출 농도	주요 용도
포름알데히드	대기 중 농도 10m ³ 이상의 기밀시험실에서 0.1ppm 이하	모든 목제재료 및 목제품

16.5 부품, 디바이스 제조시에 사용해서는 안되는 물질

표 16.7 부품, 디바이스 제조시에 사용해서는 안되는 물질

물질명
[오존층을 파괴하는 물질] CFC(chlorofluorocarbon), HCFC(hydrochlorofluorocarbon), methyl bromide, 1,1,1-trichloroethane, carbon tetrachloride
[Chlorine 유기 용매] 1,1,2-trichloroethane, 1,2-dichloroethane, 1,1-dichloroethylene, 1,2-dichloroethylene, methylene chloride, chloroform, trichloroethylene, tetrachloroethylene

※ 별첨
CHECK LIST

LTF460HQ02-A01
CHECKLIST

제품 사양 CHECK LIST

1. 목적	4
2. 적용 범위	4
3. 일반 개요	4
3-1 개요	4
3-2 특징	4
3-3 응용 분야	4
3-4 일반 사양	4
4. 기구 사양	5 DC4-0-0
5. 절대 최대 정격	5
5-1 환경 사양 절대 정격	5
5-2 전기적 사양 절대 정격	6
5-2-1 TFT LCD MODULE 절대 정격	6 DC5-2-1
5-2-2 BACK-LIGHT UNIT 절대 정격	6 DC5-2-2
6. 광학 특성	7 SG00643-001
6-1 측정 환경	7
6-2 측정 장비	7
6-3 구동 조건	7
6-4 광학 특성	8~13 DC6-4-0
7. 전기적 특성	13
7-1 TFT LCD 모듈	13 DC7-1-0
7-2 Balance Board	15
7-2-1 Recommended Operation Condition	15 DC7-2-1
7-2-2 Feedback I/O Specification	15 DC7-2-2
7.3 Back Light Unit	16
7-3-1 Specification for Customer	16 DC7-3-1
7-3-2 Internal Specification	16 DC7-3-2
8. Block Diagram	17
8-1 Input Circuit 등가 회로	17
8-2 Back Light	18
9. Input Terminal Pin Assignment	19
9-1 TFT MODULE (Interface & Power)	19
9-2 Balance Board	20
9-2-1 Balance I/O Pin Configuration	20
9-3 입력 신호와 표시 색상과의 관계	21
10. Interface Timing	22
10-1 Time Parameter	22 DC10-1-0
10-2 Interface Signal 의 Timing Diagram	23
10-3 LVDS Interface	24
10-4 전원 ON/OFF 순서	25
11. 신뢰성 수명 시험 조건	26 DR00176-013
12. PACKING	27
12-1 Carton	27
12-2 Packing Specification	27
13. Marking & Others	28
14. General Precautions	29~30
15. 환경 유해 물질 관리 기준	31~34 TR00075-001

RED: LCD 사업부 내부 표준, BLUE : 개발 CHECK LIST